

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : Jun Koyama et al. Art Unit : Unknown
Serial No. : New Application Examiner : Unknown
Filed : November 24, 2003
Title : DISPLAY DEVICE AND ELECTRONIC DEVICE

Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

TRANSMITTAL OF PRIORITY DOCUMENT UNDER 35 USC §119

Applicants hereby confirm their claim of priority under 35 USC §119 from the following application:


Japan Application No. 2002-343552 filed November 27, 2002

A certified copy of the application from which priority is claimed is submitted herewith.

Please apply any charges or credits to Deposit Account No. 06-1050.

Respectfully submitted,

Date: November 24, 2003



John F. Hayden
Reg. No. 37,640

Customer No. 26171
Fish & Richardson P.C.
1425 K Street, N.W., 11th Floor
Washington, DC 20005-3500
Telephone: (202) 783-5070
Facsimile: (202) 783-2331

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日
Date of Application: 2002年11月27日

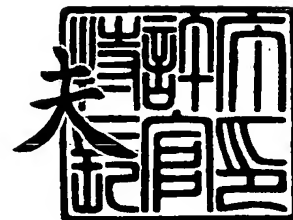
出願番号
Application Number: 特願2002-343552
[ST. 10/C]: [JP2002-343552]

出願人
Applicant(s): 株式会社半導体エネルギー研究所

2003年 9月 2日

特許庁長官
Commissioner,
Japan Patent Office

今井 康



出証番号 出証特2003-3071670

【書類名】 特許願

【整理番号】 P006764

【提出日】 平成14年11月27日

【あて先】 特許庁長官 殿

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 小山 潤

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 山崎 優

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 棚田 好文

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 瀬尾 哲史

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 西 毅

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 中村 康男

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 山崎 舜平

【特許出願人】

【識別番号】 000153878

【氏名又は名称】 株式会社半導体エネルギー研究所

【代表者】 山崎 舜平

【手数料の表示】

【予納台帳番号】 002543

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示装置及び電子機器

【特許請求の範囲】

【請求項 1】

基板上に画素がマトリクス状に配置された画素部を有し、
前記画素は第 1 の発光素子と、第 2 の発光素子とを有し、
前記第 1 の発光素子は、前記基板の前記画素部が形成された面に対し垂直な 1 方向にのみ光を発し、
前記第 2 の発光素子は、前記基板の前記画素部が形成された面に対し垂直かつ前記 1 方向と逆の 1 方向にのみ光を発することを特徴とする表示装置。

【請求項 2】

基板上に画素がマトリクス状に配置された画素部を有し、
前記画素は発光素子を有し、
前記発光素子は、前記基板の前記画素部が形成された面に対し垂直な 2 方向に光を発し、
前記発光素子の光を発する 2 方向のうち、いずれか 1 方向にのみ光を発するよう
に選択手段と、
2 方向どちらにも光を発するようにする手段とを有することを特徴とする表示
装置。

【請求項 3】

請求項 1 または請求項 2 において、
前記第 1 の発光素子は、第 1 の画素電極と、有機化合物層と、対向電極とを有
し、
前記第 2 の発光素子は、第 2 の画素電極と、前記有機化合物層と、前記対向電
極とを有していることを特徴とする表示装置。

【請求項 4】

請求項 1 乃至請求項 3 のいずれか一項において、
前記第 1 の発光素子の発光状態または非発光状態を選択する手段と、前記第 2
の発光素子の発光状態または非発光状態を選択する手段とを有する表示装置。

【請求項 5】

請求項 1 乃至請求項 4 のいずれか一項において、

前記基板上の前記画素部が形成された面に、ソース信号線駆動回路と、第 1 のゲート信号線駆動回路と、第 2 のゲート信号線駆動回路とを有し、

前記第 1 のゲート信号線駆動回路の走査方向と、前記第 2 のゲート信号線駆動回路の走査方向とが直交することを特徴とする表示装置。

【請求項 6】

請求項 1 乃至請求項 5 のいずれか一項に記載の前記表示装置を用いることを特徴とする電子機器。

【発明の詳細な説明】**【0 0 0 1】****【発明の属する技術分野】**

本発明は、発光素子を備えた表示装置、特に、携帯電話、P D F 等の携帯情報端末に関する。

【0 0 0 2】**【従来の技術】**

近年、発光装置として、液晶素子を用いた画素を有する液晶ディスプレイ(L C D)に代わり、エレクトロルミネッセンス(E L)素子等を代表とする自発光素子を用いた表示装置の研究開発が進められている。これらの発光装置は、自発光型ゆえの高画質、広視野角、バックライトを必要としないことによる薄型、軽量等の利点を活かして、携帯電話の表示画面やディスプレイ装置として幅広い利用が期待されている。

【0 0 0 3】

また、携帯情報端末においては、その使用目的の多角化によって高付加価値が求められ、最近では、通常の表示面の裏側にサブ表示面を設けたものが提供されている。

【0 0 0 4】

さらに最近では、携帯情報端末上でW e b ページの閲覧が可能であり、各種アプリケーションも充実しているため、用途に応じて画面を縦、横の両方を切り替

えて使用出来るものも提案されている。

【0005】

【発明が解決しようとする課題】

本来の表示面に加え、サブ表示面を設けた携帯情報端末は、バックライト等を含むモジュールが占める容積に加え、それらを駆動するコントロール IC 等を実装した基板等が占める容積も無視できないものになる。特に最近提供されている携帯情報端末は、軽薄短小化が著しく、高付加価値化とのトレードオフとなっている。さらに、縦、横の表示の切り替えを行う際、通常の表示装置においては、縦、横の画素数が異なるため、別途フレームメモリを設け、映像信号を一度フレームメモリに格納した後、フォーマット変換によって縦、横の画素数に合わせた映像信号に変換する必要があった。

【0006】

本発明は上記の課題に鑑みてなされたものであり、両面表示が可能であり、かつ容積の小さいモジュール化の可能な表示装置を提供することを課題とする。

【0007】

【課題を解決するための手段】

前述の課題を解決するために、本発明においては以下のような手段を講じた。

【0008】

EL 素子等を代表とする自発光素子を画素部に用い、1 枚の表示装置を両面発光型とする。1 画素を例えば第 1 の領域と第 2 の領域とに分割し、第 1 の領域においては、EL 素子の第 1 の電極を透明電極、第 2 の電極を反射電極とする。第 2 の領域においては、EL 素子の第 1 の電極を反射電極、第 2 の電極を透明電極とする。つまり、第 1 の領域と第 2 の領域とでは、出射方向が表裏逆となる構成とする。

【0009】

使用者は通常、同時に両面を見ることはないため、用途に応じて表示面を選択出来るようにしても良い。例えば、EL 素子に供給する電流経路のいずれかにスイッチ素子を設け、第 1 の領域の発光を用いる際には、第 2 の領域には電流の供給が遮断され、第 2 の領域の発光を用いる際には、第 1 の領域には電流の供給が

遮断されるような構成としても良い。

【0010】

【発明の実施の形態】

[実施形態1]

本発明の一実施形態を図2に示す。なお、ここではスイッチ素子や駆動素子として、薄膜トランジスタ(TFT)を用いているが、特に限定はしない。例えば、MOSトランジスタ、有機トランジスタ、分子トランジスタ等が挙げられるが、いずれも同様に用いて良い。また、TFTにおいては、ソース領域とドレイン領域とは、その構造や動作条件によって、分別が難しいため、一方を第1の電極、他方を第2の電極として表記する。

【0011】

図2において、点線枠200で囲まれた領域が1画素であり、ソース信号線201、ゲート信号線202、電流供給線203、スイッチング用TFT204、第1の駆動用TFT205、第2の駆動用TFT206、第1の発光素子207、第2の発光素子208を有する。各画素において、第1の発光素子207の出射光が得られる領域を第1の領域、第2の発光素子208の出射光が得られる領域が第2の領域であり、いずれも1画素に含まれる。

【0012】

スイッチング用TFT204のゲート電極は、ゲート信号線202と電氣的に接続され、第1の電極は、ソース信号線201と電氣的に接続され、第2の電極は、第1、第2の駆動用TFT205、206のゲート電極と電氣的に接続されている。第1の駆動用TFT205の第1の電極は、電流供給線203と電氣的に接続され、第2の電極は、第1の発光素子207の第1の電極と電氣的に接続されている。第2の駆動用TFT206の第1の電極は、電流供給線203と電氣的に接続され、第2の電極は、第2の発光素子208の第1の電極と電氣的に接続されている。第1の発光素子207の第2の電極および、第2の発光素子208の第2の電極は、それぞれ、電流供給線と互いに電位差を有する対向電極209、210と電氣的に接続されている。

【0013】

ソース信号線〇〇に出力された映像信号は、スイッチング用TFT204がONするタイミングで、第1、第2の駆動用TFT205、206のゲート電極へと入力され、映像信号にしたがって、第1、第2の発光素子207、208に電流が供給されて発光する。前述のとおり、第1の領域、第2の領域は、それぞれ基板表裏から出射光が得られる。

【0014】

この構成によると、第1の発光素子207、第2の発光素子208の発光、非発光の制御は、第1、第2の駆動用TFT205、206によってなされるが、例えば、図3に示すように、電流供給線303と、第1、第2の駆動用TFT305、306の第1の電極との間に、それぞれ排他的に動作するアナログスイッチ311、312を設け、表示面制御信号によってON・OFFを制御することにより、ある期間ではアナログスイッチ311がONし、第1の発光素子307に電流が供給されると、第1の領域には映像が表示される。一方、アナログスイッチ311と排他的に動作するアナログスイッチ312は、この時はOFFしており、第2の発光素子308への電流供給経路を遮断する。よって第2の領域は発光しない。反対に、アナログスイッチ312がONし、第2の発光素子308に電流が供給され、第2の領域に映像が表示されている期間では、アナログスイッチ312はOFFし、第1の発光素子307への電流供給経路を遮断する。よって第1の領域は発光しない。このとき、表示面制御信号は、使用者が何らかの操作を行うことによって出力され、表示面の切り替えを行っても良いし、使用している状態（例えば端末を折りたたんだ状態か開いている状態かなど）によって、自動的に切り替え動作が行われるようにしても良い。

【0015】

また、アナログスイッチ311、312を排他的に動作させるのではなく、図4に示すように、表示面制御信号1、表示面制御信号2を用いて独立に制御してもよい。この構成によると、第1の領域、第2の領域はいずれも任意に表示・非表示を切り替えることが出来る。

【0016】

図3、図4に示した構成を用いて、第1の領域と第2の領域とで互いに異なる

映像を表示させる方法としては、例えば1フレーム期間において、奇数フレームで第1の領域の表示を行い、偶数フレームで第2の領域の表示を行うなどといった方法が挙げられる。このとき、表示面制御信号は、1フレーム期間ごとに反転させ、アナログスイッチ411、412が互いに1フレームごとにON・OFFを切り替えられれば良い。

【0017】

[実施形態2]

本実施形態においては、主に回路構成について説明する。

【0018】

図5(A)に、本発明の表示装置の一構成例を示す。基板500上に、画素部501が形成され、周辺部には、ソース信号線駆動回路502、第1のゲート信号線駆動回路503、第2のゲート信号線駆動回路504が設けられている。各駆動回路の制御信号の入力および、電流供給線505への電流供給は、フレキシブルプリント基板(FPC)506によって行われる。図5(A)中、510で示される部分が1画素であり、詳細を図5(B)に示す。

【0019】

図5(B)において、点線枠520で示される部分が1画素であり、ソース信号線521、第1のゲート信号線522、第2のゲート信号線523、電流供給線524、第1のスイッチング用TFT525、第2のスイッチング用TFT526、第1の駆動用TFT527、第2の駆動用TFT528、保持容量529、第1の発光素子530、第2の発光素子531を有する。各画素において、第1の発光素子530の出射光が得られる領域を第1の領域、第2の発光素子531の出射光が得られる領域が第2の領域であり、いずれも1画素に含まれる。

【0020】

第1のスイッチング用TFT525のゲート電極は、第1のゲート信号線522と電氣的に接続され、第1の電極はソース信号線521と電氣的に接続され、第2の電極は第2のスイッチング用TFT526の第1の電極と電氣的に接続されている。第2のスイッチング用TFT526のゲート電極は、第2のゲート信号線523と電氣的に接続され、第2の電極は、第1、第2の駆動用TFT52

7、528のゲート電極のそれぞれと電氣的に接続されている。第1の駆動用TFT527の第1の電極は、電流供給線524と電氣的に接続され、第2の電極は、第1の発光素子530の第1の電極と電氣的に接続されている。第2の駆動用TFT528の第1の電極は、電流供給線524と電氣的に接続され、第2の電極は、第2の発光素子531の第1の電極と電氣的に接続されている。第1の発光素子530の第2の電極および、第2の発光素子531の第2の電極は、それぞれ、電流供給線524と互いに電位差を有する対向電極532、533とそれぞれ電氣的に接続されている。保持容量529は、第1、第2の駆動用TFT527、528のゲート・ソース間電圧を保持するために設けられており、図5(B)においては、第1、第2の駆動用TFT527、528のゲート電極と、電流供給線524との間に設けられているが、接続箇所はこれに限定しない。

【0021】

回路動作について説明する。なお、本明細書においては、画素数を $m \times n$ 画素としているが、映像信号のフォーマット変換方法についてはその方法を問わない。よって、説明を簡単にするため、 $m = n$ とした場合を例に挙げて説明する。図5および図6を参照する。

【0022】

第1の表示、すなわち画素部が横 $m \times$ 縦 n 画素である向きである通常表示を行う場合、第2のゲート信号線駆動回路504は、第2のスイッチング用TFT526が全画面にわたりONとなる状態としておく。これにより、画素は第1のスイッチング用TFT525と、第1、第2の駆動用TFT527、528のみによって制御されることになる。あとは、ソース信号線駆動回路502と、第1のゲート信号線駆動回路503とを、通常の方法で駆動することによって映像の表示を行う。図6(A)に示すように、画素への映像信号の書き込みの順序は、 $(1, 1) (2, 1) \dots (m, 1)$ 、 $(1, 2) (2, 2) \dots (m, 2)$ 、 \dots 、 $(1, n) (2, n) \dots (m, n)$ となる。

【0023】

次に、第2の表示、すなわち画面の縦・横を切り替えた場合について説明する。図6(B)は、図6(A)を時計回りに 90° 回転させた様子を示している。

本発明の表示装置は、映像信号の入力順序を変える必要がない。よって、図6 (B) に示す状態での画素への書き込みの順序は、 $(1, n)$ $(1, n-1) \cdots (1, 1)$ 、 $(2, n)$ $(2, n-1) \cdots (2, 1)$ 、 \cdots 、 (m, n) $(m, n-1) \cdots (m, 1)$ となる。

【0024】

よって、第2の表示を行っている間は、ソース信号線駆動回路502は、通常よりも低速で動作し、1水平期間づつサンプリングパルスを出力する。これにより、ソース信号線1本ごとに、1水平期間分の映像信号が連続的に出力されていく。一方、第1のゲート信号線駆動回路503は、通常よりも高速に動作し、1ドットサンプリング期間づつゲート信号線選択パルスを出力する。これにより、各画素では、1ドットサンプリング期間だけ第1のスイッチング用TFT525がONし、そのときソース信号線521に出力されている映像信号が書き込まれる。また、第2のゲート信号線駆動回路504は、ソース信号線駆動回路502に同期して動作をする。つまり、ソース信号線駆動回路502からサンプリングパルスが出力されて、ある列のソース信号線521に映像信号が連続的に出力されるとき、その列においては第2のゲート信号線523が選択され、選択された第2のゲート信号線523に接続されている第2のスイッチング用TFT526は全てONとなることにより、その列にのみ映像信号の書き込みが許可される。

【0025】

以上の動作により、映像信号の画素への書き込みを行うことが出来る。よって、従来必須とされてきたフレームメモリを用いることなく、表示装置の縦・横の切り替えが可能となり、モジュールの小型化に貢献する。

【0026】

なお、縦・横の切り替えは、使用者が何らかの操作を行うことによって、各駆動回路の制御信号の切り替えを行っても良いし、使用している状態（例えば端末を折りたたんだ状態か開いている状態かなど）によって、自動的に切り替え動作が行われるようにしても良い。

【0027】

【実施例】

以下に、本発明の実施例について記載する。

【0028】

[実施例1]

図1を用いて、本発明の発光装置の画素の構成について説明する。

【0029】

図1において、基板6000に、下地膜6001が形成されており、当該下地膜6001上に第1の駆動用TFT6002および第2の駆動用TFT6021が形成されている。

【0030】

第1の駆動用TFT6002は、活性層6003と、ゲート電極6005と、活性層6003とゲート電極6005の間に挟まれたゲート絶縁膜6004を有している。

【0031】

また、第1の駆動用TFT6002は、第1の層間絶縁膜6006で覆われており、第1の層間絶縁膜6006上には第2の層間絶縁膜6007と、第3の層間絶縁膜6008とが積層形成されている。

【0032】

なお、第1の駆動用TFT6002と第2の駆動用TFT6021とは同じ構成になっている。

【0033】

また図1において6010および6030はそれぞれ、第1、第2の発光素子の陽極、6011は電界発光層、6012は陰極であり、陽極6010と電界発光層6011と陰極6012が重なっている部分が第1の発光素子6013に、陽極6030と電界発光層6011と陰極6012が重なっている部分が第2の発光素子6023に相当する。第1の駆動用TFT6002は、第1の発光素子6013に供給する電流を制御するものであり、第1の発光素子6013と直接、または他の素子を介して電氣的に接続されている。また第2の駆動用TFT6021は、第2の発光素子6023に供給する電流を制御するものであり、第2の発光素子6023と直接、または他の素子を介して電氣的に接続されている。

【0034】

なお、陽極6010は、反射性の高く、仕事関数の高い材料を用いて形成するのが望ましい。陽極6030は、光透過性の高い材料を用いて形成するのが望ましい。

【0035】

電界発光層6011は、発光層単独かもしくは発光層を含む複数の層が積層された構成を有している。

【0036】

陽極6010および陽極6030は第3の層間絶縁膜6008上に形成されている。また第3の層間絶縁膜6008上には隔壁として用いる樹脂膜6014が形成されている。

【0037】

そして樹脂膜6014及び陰極6012上に、保護膜6016が形成されている。保護膜6016の上には、反射膜6024が形成されており、第2の発光素子6023からの出射光を反射し、光を基板側にのみ透過させる役割を果たす。

【0038】

また、第1の発光素子6013より発せられる光は、陽極6010で反射し、基板上方にのみ透過する。

【0039】

[実施例2]

図7(A)に示すように、携帯電話等の電子機器の表示部として発光装置が使用される場合は、モジュール701という形で内蔵される。ここで、モジュール701とは、表示装置と、表示装置を駆動するための信号処理用LSI、メモリ等を実装した基板とを接続した形態を指す。

【0040】

モジュール701をブロック図として、図7(B)に示す。モジュール701は、電源部711、信号制御部712、FPC713、表示装置714を有する。電源部711は、外部バッテリーより供給される電源より、ソース信号線駆動回路、ゲート信号線駆動回路、発光素子等に、それぞれ所望の複数の電圧値の電源

を生成し、供給する。信号制御部 712 には、映像信号、同期信号が入力され、表示装置 714 にて処理が出来るように、各種信号の変換を行う他、ソース信号線駆動回路、ゲート信号線駆動回路を駆動するためのクロック信号等を生成する。

【0041】

本実施例にて示したモジュール 701 は、表示装置 714 と、電源部 711 および信号制御部 712 とは独立して作成されているが、これらを基板上に一体形成して作製しても良い。

【0042】

[実施例 3]

本発明の表示装置を、携帯情報端末において代表的な携帯電話に適用した例を図 8 に示す。1 枚の表示装置で基板表・裏の 2 方向への表示が可能のため、図 8 (A) に示すように、両面に表示部を設けた場合にも、筐体 800 の厚さを抑えることが可能となる。

【0043】

使用例として、端末を開いた場合、第 1 の表示面 801 を主に表示面として使用する。画面操作は、操作ボタン 802 によって行う。端末を閉じている状態において主に用いる第 2 の表示面 802 は、従来はスペースの関係上、サイズの小さなものしか内蔵出来なかったが、本発明によって、第 1 の表示面 801 と同等の表示サイズを有する第 2 の表示面 802 を用いて、メール、Web ページ等の閲覧が可能となる。閉じた状態での操作は、操作ボタン 804 によって行う。

【0044】

また、最近ではデジタルカメラ搭載の携帯電話等が普及しているが、レンズ 803 を手前に向けた状態での撮影時にも、表示領域の広い第 2 の表示面 802 でモニタしながらの撮影が可能となる。

【0045】

また、図 8 (B) に示すように、使用者が任意に、表示の縦・横を切り替えて用いることも可能である。実施例においても述べたが、このような縦・横表示の切り替えは、アプリケーションによって自動的に切り替わるようにしても良いし

、使用者の操作によって適宜切り替えが出来るようにしても良い。

【0046】

また、ここでは代表的な例として、携帯電話を図示したが、本発明はこれに限定されるものではなく、PDA、サブノートPC、電子辞書等、広い用途での適用が容易であることは言うまでもない。

【0047】

【発明の効果】

本発明により、従来、スペースやコストの関係上、サイズの小さいサブ画面しか搭載できなかった携帯情報端末に、大画面のサブ画面を搭載することが可能となり、さらに縦・横の表示切り替え機能の実装が容易となったことで、携帯情報端末のさらなる高付加価値化が実現する。

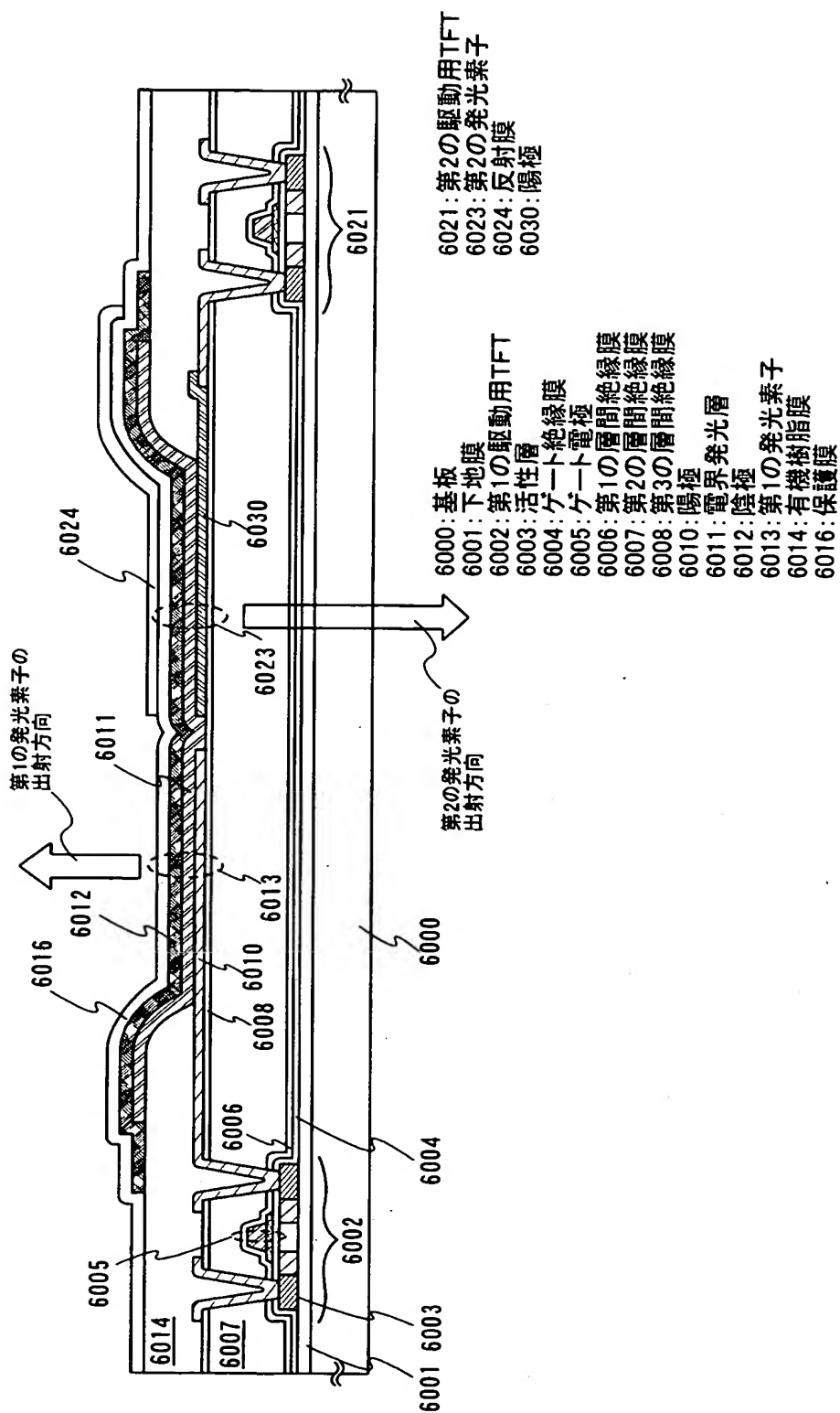
【図面の簡単な説明】

- 【図1】 本発明の表示装置における発光部の断面を示す図。
- 【図2】 本発明の表示装置の回路構成例を示す図。
- 【図3】 本発明の表示装置の回路構成例を示す図。
- 【図4】 本発明の表示装置の回路構成例を示す図。
- 【図5】 本発明の表示装置の回路構成例を示す図。
- 【図6】 本発明の表示装置の動作タイミングを説明する図。
- 【図7】 携帯情報端末に内蔵されたモジュールと表示装置のブロック図。
- 【図8】 本発明の用途の一例を示す図。

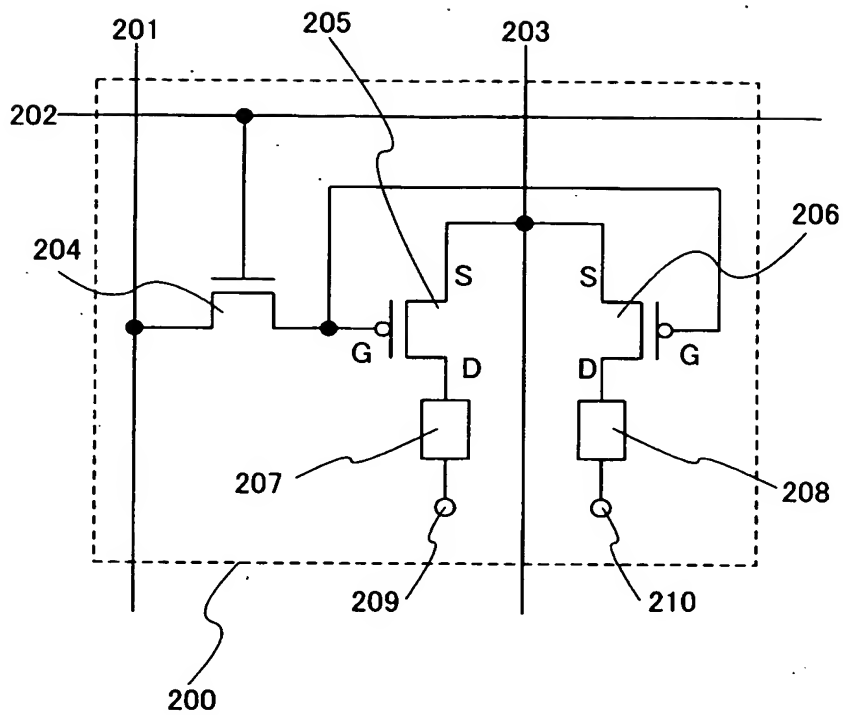
【書類名】

図面

【圖 1】

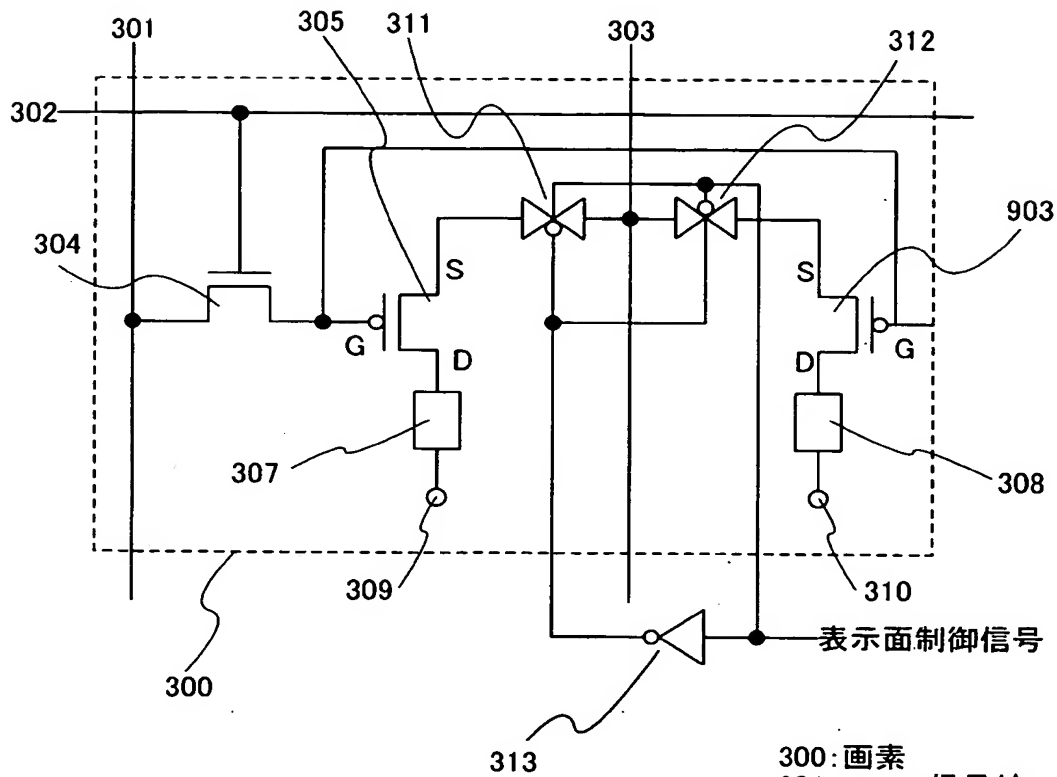


【図 2】



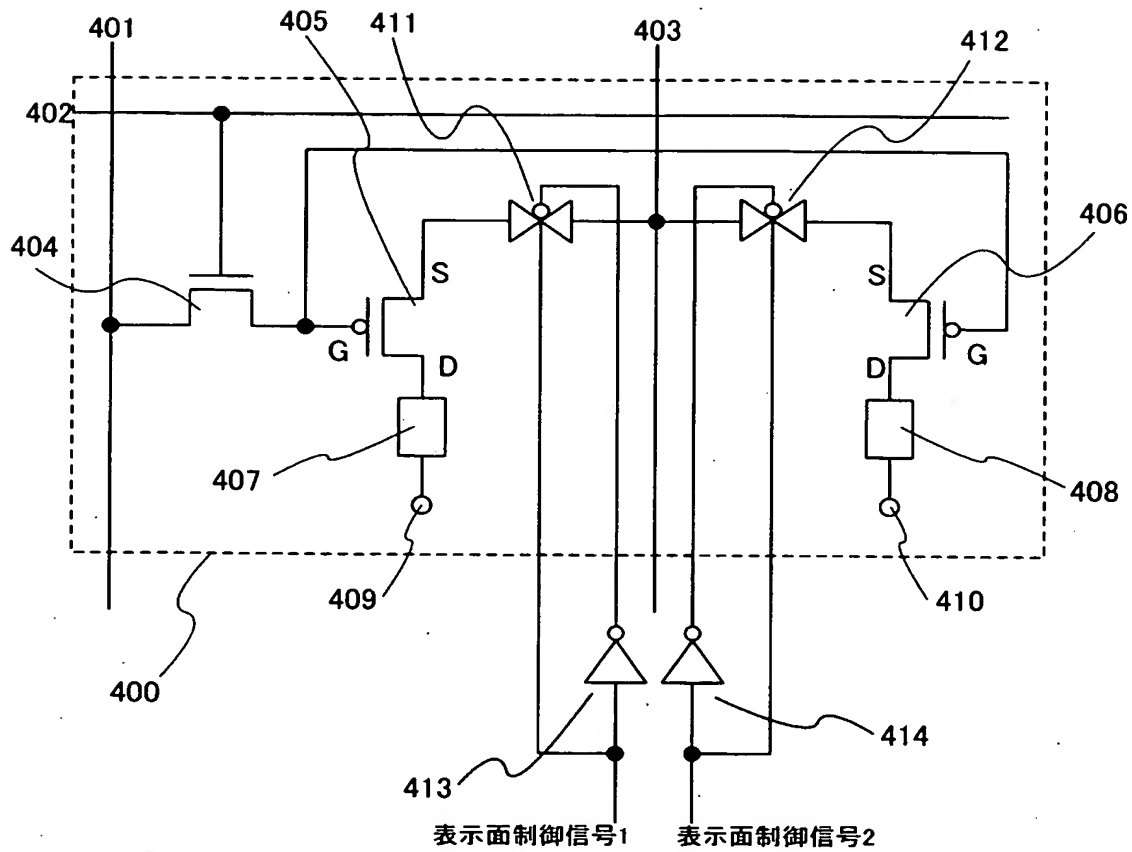
- 200: 画素
- 201: ソース信号線
- 202: ゲート信号線
- 203: 電流供給線
- 204: スイッチング用TFT
- 205: 第1の駆動用TFT
- 206: 第2の駆動用TFT
- 207: 第1の発光素子
- 208: 第2の発光素子
- 209: 第1の対向電極
- 210: 第2の対向電極

【図 3】



- 300: 画素
- 301: ソース信号線
- 302: ゲート信号線
- 303: 電流供給線
- 304: スイッチング用TFT
- 305: 第1の駆動TFT
- 306: 第2の駆動TFT
- 307: 第1の発光素子
- 308: 第2の発光素子
- 309: 第1の対向電極
- 310: 第2の対向電極
- 311: 第1のアナログスイッチ
- 312: 第2のアナログスイッチ
- 313: インバータ

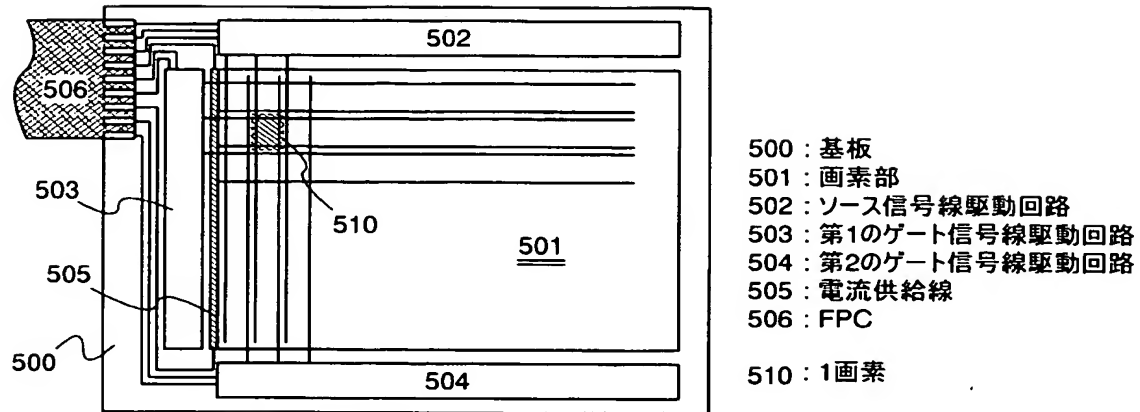
【図4】



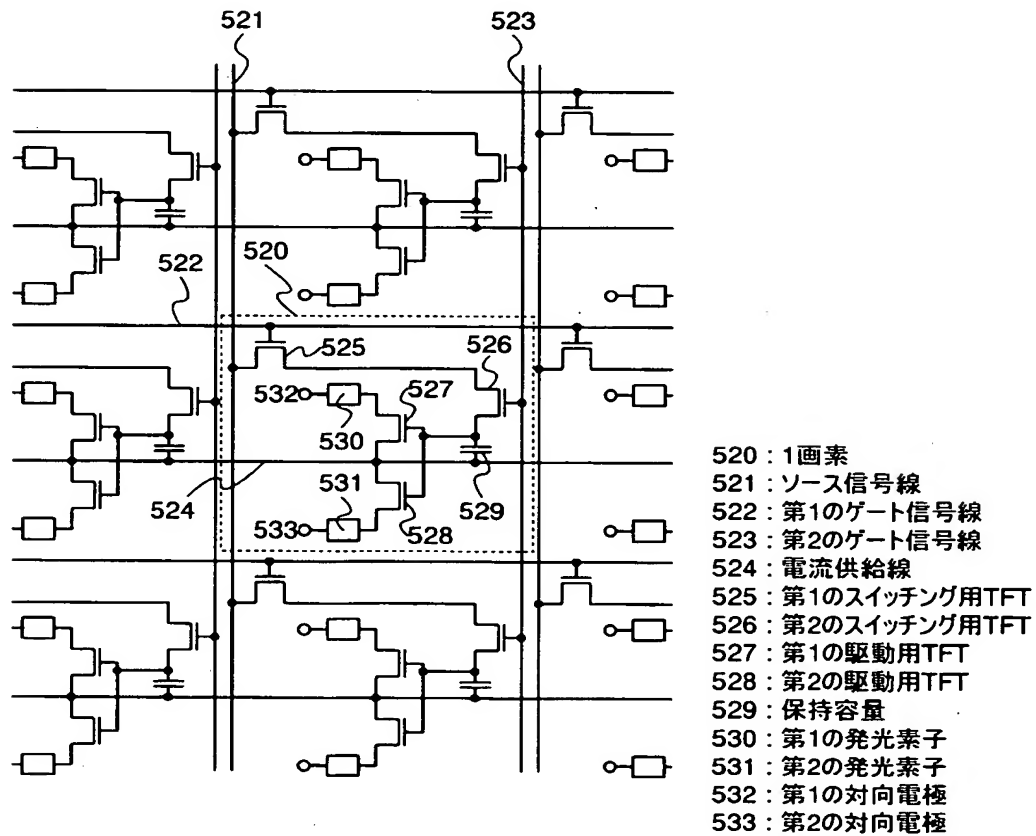
- 400: 画素
- 401: ソース信号線
- 402: ゲート信号線
- 403: 電流供給線
- 404: スイッチングTFT
- 405: 駆動TFT(1)
- 406: 駆動TFT(2)
- 407: 発光素子(1)
- 408: 発光素子(2)
- 409: 対向電極(1)
- 410: 対向電極(2)
- 411: アナログスイッチ(1)
- 412: アナログスイッチ(2)
- 413: インバータ(1)
- 414: インバータ(2)

【図 5】

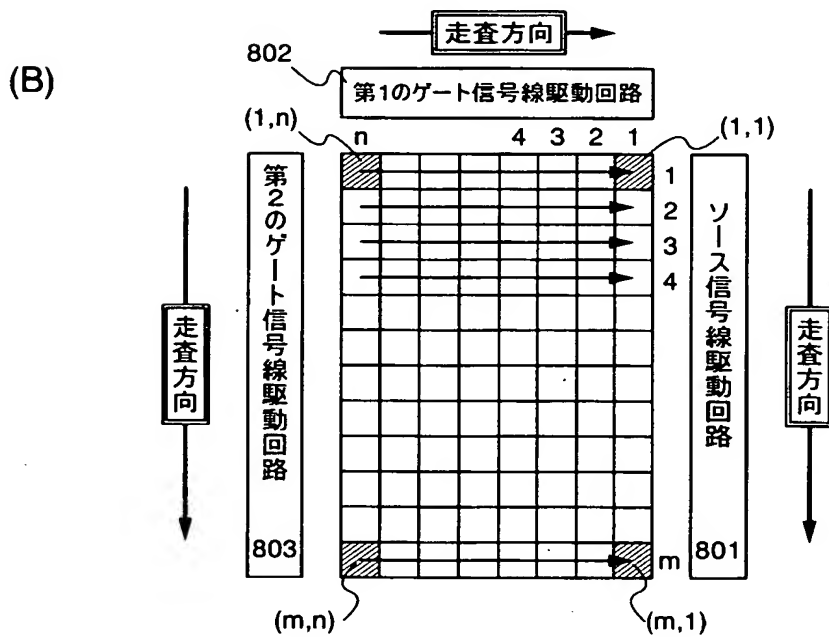
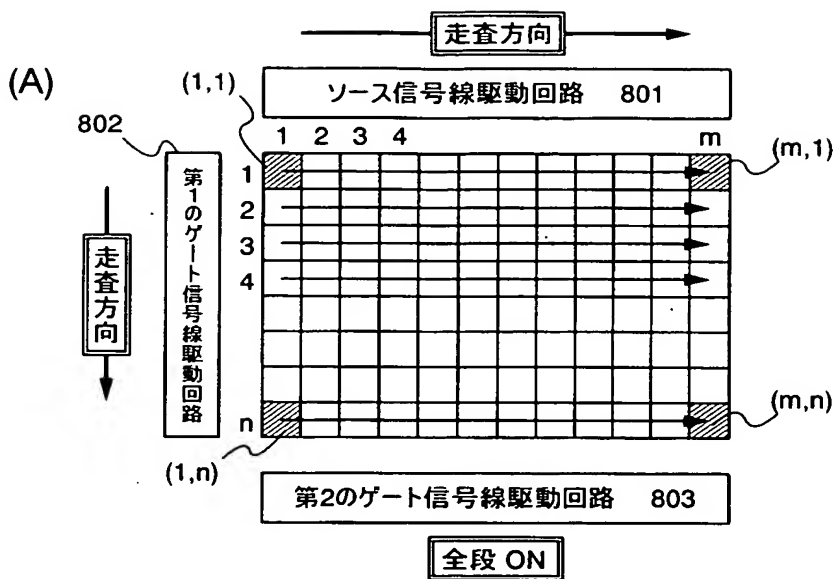
(A)



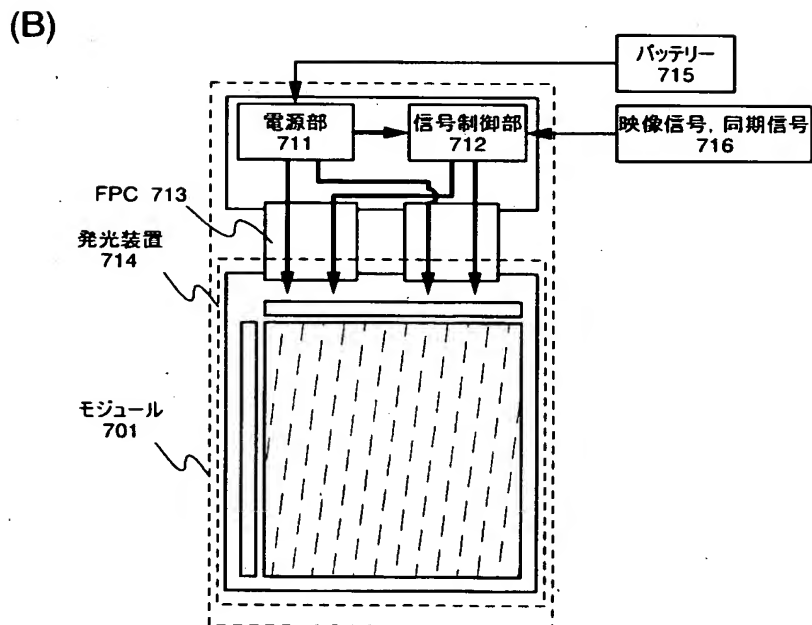
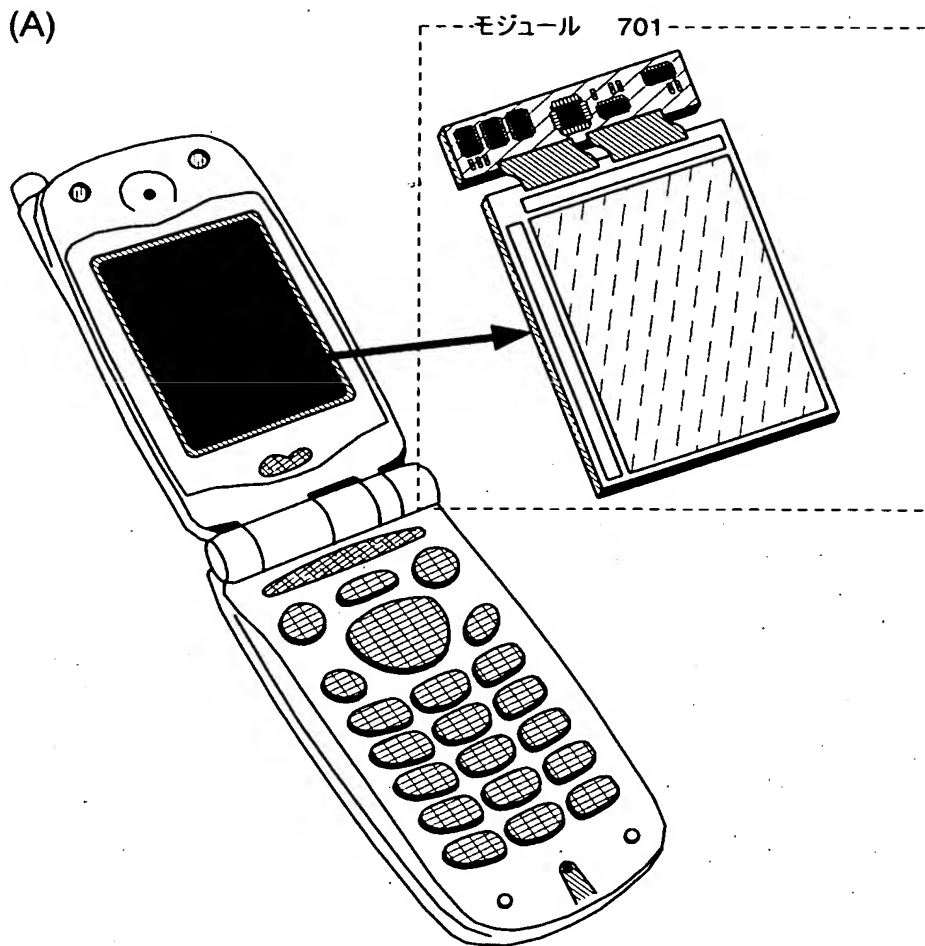
(B)



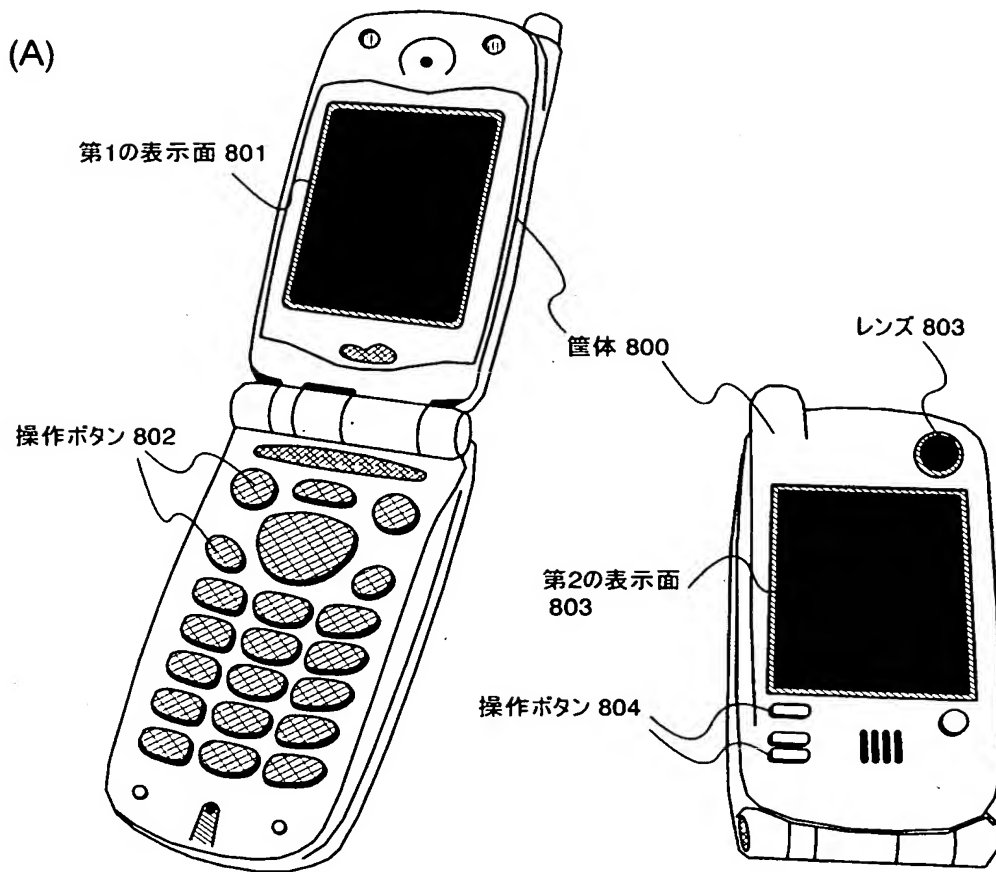
【図 6】



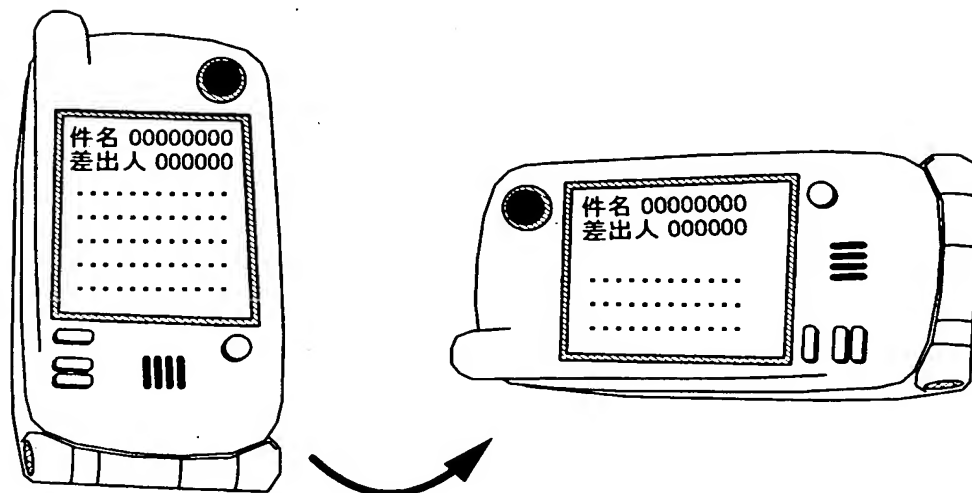
【図 7】



【図 8】



(B)





【書類名】 要約書

【要約】

【課題】 両面表示および縦横表示切替が可能な表示装置およびその駆動方法を提供する。

【解決手段】 1画素は、第1の発光素子を有する第1の領域と、第2の発光素子を有する第2の領域とを有し、第1の領域を下方出射、第2の領域を上方出射とする。前記画素を駆動するソース信号線駆動回路と、前記ソース信号線駆動回路と垂直の走査方向を有する第1のゲート信号線駆動回路と、前記第1のゲート信号線駆動回路と垂直の走査方向を有する第2のゲート信号線駆動回路を有し、通常表示においては、第1のゲート信号線駆動回路によって垂直走査を行い、縦横切り替え表示は、第2のゲート信号線駆動回路によって垂直走査を行う。

【選択図】 なし

特願 2 0 0 2 - 3 4 3 5 5 2

出 願 人 履 歴 情 報

識別番号

[0 0 0 1 5 3 8 7 8]

1. 変更年月日

1 9 9 0 年 8 月 1 7 日

[変更理由]

新規登録

住 所

神奈川県厚木市長谷 3 9 8 番地

氏 名

株式会社半導体エネルギー研究所